



Instituto Tecnológico Argentino Técnico en Hardware de PC	
Plan THP2A03B	Reservados los Derechos de Propiedad Intelectual
Tema: Configuraciones Avanzadas I: Recursos Legacy	Clase N°: 21
	Archivo: GL02A03BTHP0121.doc
Fecha: 27/8/03	Versión: 1.2

GLOSARIO CAPITULO 21

DACK – Acrónimo inglés, *Data Acknowledge*, reconocimiento de dato. Señal en respuesta a un petitorio *DRQ*. Le indica el periférico al chip DMA que el dato ha sido transferido.

DMA – Acrónimo inglés, *Direct Memory Access*, Acceso directo a memoria. Mecanismo de transferencia de datos en el que no interviene la CPU en forma directa. La coordinación de la transferencia está a cargo de un chip específico.

DRQ – Acrónimo inglés: *Data request*, petición de datos. Señal originada en el chip controlador de acceso a memoria con destino al periférico que debe participar de la transferencia.

I/O address – Del inglés, *Input Output address*, dirección de entrada y salida. Concepto equivalente al de *I/O port*.

I/O base address – Del inglés, *Input Output base address*, dirección base de entrada y salida. Las interfaces de control de los periféricos, generalmente usan para comunicarse, una serie de direcciones consecutivas de entrada y salida. La *I/O base address* específica la dirección principal o base del conjunto.

I/O port – Del inglés, *Input Output port*, puerto de entradas y salidas. Sistema de direccionamiento utilizado para la comunicación con los periféricos.

IRQ – Acrónimo inglés, *Interrupt Request* (petición de interrupción). Señal originada en el controlador de un periférico que le indica al sistema que requiere atención.

Legacy – Del inglés, *Heredado*. Se denomina así a todo aquello que pertenece a las generaciones anteriores de las computadoras.

Recursos – Conjunto de mecanismos y métodos de acceso disponibles de un sistema.